

3/5/1 (Item 1 from file: 351)
DIALOG(R) File 351:Derwent WPI
(c) 2002 Thomson Derwent. All rts. reserv.

012242174 **Image available**
WPI Acc No: 1999-048281/199905
XRPX Acc No: N99-035396

Synchronous capture circuit for CDMA communication - calculates correlation values by using part of received data for detection of peak position, calculates remaining correlation values by using remaining received data and decides peak value from correlation value

Patent Assignee: NEC CORP (NIDE); NIPPON ELECTRIC CO (NIDE)

Inventor: YANAGI S

Number of Countries: 030 Number of Patents: 006

Patent Family:

Patent No	Kind	Date	Applicat No	Kind	Date	Week	
EP 887946	A2	19981230	EP 98250229	A	19980624	199905	B
JP 11017648	A	19990122	JP 97167401	A	19970624	199914	
CN 1215267	A	19990428	CN 98102632	A	19980622	199935	
KR 99007220	A	19990125	KR 9823571	A	19980623	200014	
BR 9802582	A	20001205	BR 982582	A	19980624	200101	
US 6345045	B1	20020205	US 98100896	A	19980622	200211	

Priority Applications (No Type Date): JP 97167401 A 19970624

Patent Details:

Patent No Kind Lan Pg Main IPC Filing Notes

EP 887946 A2 E 8 H04B-001/707

Designated States (Regional): AL AT BE CH CY DE DK ES FI FR GB GR IE IT
LI LT LU LV MC MK NL PT RO SE SI

JP 11017648 A 6 H04J-013/00

CN 1215267 A H04J-013/00

KR 99007220 A H04B-001/69

BR 9802582 A H04B-007/216

US 6345045 B1 H04B-007/216

Abstract (Basic): EP 887946 A

The circuit calculates (24) correlation values by using a part of received data for the detection of the peak position. An upper temporal peak position is decided where the correlation values are great.

The CDMA synchronous capture circuit calculates (29) the remaining correlation values. Priority is given over the temporal peak position, and the remaining received data are used. Finally, a peak value is decided from the correlation level by adding the foregoing two kinds of correlation values.

USE - For mobile communication system.

ADVANTAGE - Shortens processing time for detecting maximum peak when search range is very broad.

Dwg.1/3

Title Terms: SYNCHRONOUS; CAPTURE; CIRCUIT; CDMA; COMMUNICATE; CALCULATE; CORRELATE; VALUE; PART; RECEIVE; DATA; DETECT; PEAK; POSITION; CALCULATE; REMAINING; CORRELATE; VALUE; REMAINING; RECEIVE; DATA; DECIDE; PEAK; VALUE; CORRELATE; VALUE

Derwent Class: W01; W02

International Patent Class (Main): H04B-001/69; H04B-001/707; H04B-007/216;
H04J-013/00

International Patent Class (Additional): H04B-007/26; H04L-007/00

File Segment: EPI

3/5/2 (Item 1 from file: 347)

DIALOG(R) File 347:JAPIO

(c) 2002 JPO & JAPIO. All rts. reserv.

06076137 **Image available**

CDMA SYNCHRONIZATION ACQUISITION CIRCUIT

PUB. NO.: 11-017648 A]
PUBLISHED: January 22, 1999 (19990122)
INVENTOR(s): YANAGI SHUZO
APPLICANT(s): NEC CORP
APPL. NO.: 09-167401 [JP 97167401]
FILED: June 24, 1997 (19970624)
INTL CLASS: H04J-013/00; H04B-007/26; H04L-007/00

ABSTRACT

PROBLEM TO BE SOLVED: To allow a CDMA(code division multiple access) synchronization acquisition circuit to shorten the processing time for maximum peak position detection processing.

SOLUTION: A correlation device 24 uses a small amount of reception data for correlation value peak position detection processing with respect to a predetermined search range for conducting correlation calculation, thereby obtaining a higher-order tentative peak position with high correlation. A correlation device 29 obtains a remaining correlation value with priority from a tentative peak position based on remaining reception data, adds outputs of two correlation devices to finally obtain a peak value from the correlation level. Thus, the arithmetic amount is reduced..

COPYRIGHT: (C)1999, JPO

(19)日本国特許庁 (JP)

(12) 公開特許公報 (A)

(11)特許出願公開番号

特開平11-17648

(43)公開日 平成11年(1999)1月22日

(51)Int.Cl.⁶

識別記号

F I

H 04 J 13/00

H 04 J 13/00

A

H 04 B 7/26

H 04 L 7/00

C

H 04 L 7/00

H 04 B 7/26

N

審査請求 有 請求項の数4 O.L (全 6 頁)

(21)出願番号

特願平9-167401

(71)出願人 000004237

日本電気株式会社

東京都港区芝五丁目7番1号

(22)出願日

平成9年(1997)6月24日

(72)発明者 柳 修三

東京都港区芝五丁目7番1号 日本電気株式会社内

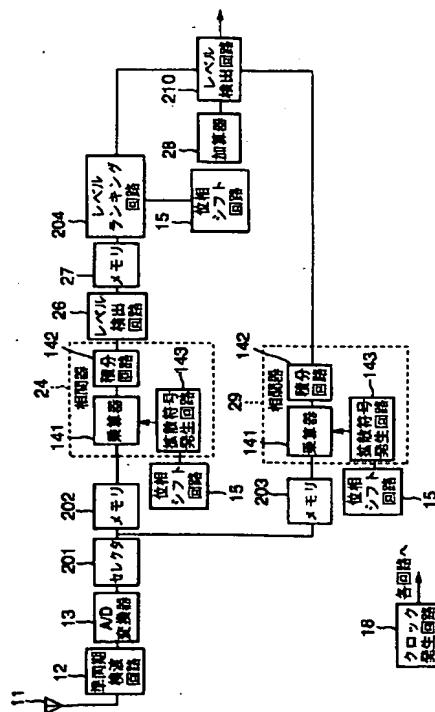
(74)代理人 弁理士 後藤 洋介 (外2名)

(54)【発明の名称】 CDMA同期捕捉回路

(57)【要約】

【課題】 CDMA同期捕捉回路において、最大ピーク位置検出処理の処理時間を短縮する。

【解決手段】 相関器24では予め定められたサーチ範囲内に対する相関値ピーク位置検出処理に対して少ない受信データを用いて相関値計算を行い、相関値の大きい上位の仮ピーク位置を求める。相関器29では残りの受信データで仮ピーク位置から優先的に残りの相関値を求め、2つの相関器の出力を加算して相関値レベルから最終的にピーク値を求める。これによって、演算量の低減を図ることができる。



【特許請求の範囲】

【請求項1】 CDMA方式を用いて拡散変調された送信ベースバンド信号を受信ベースバンド信号として該受信ベースバンド信号に対して拡散符号の1拡散符号系列周期以内のタイミング毎に相関値を求める相関値計算を行い該相関値計算を拡散符号系列の長さに亘って行い、前記相関値が最大値となる受信位相位置を検出して前記送信ベースバンド信号の拡散符号発生タイミングを前記1拡散符号系列周期以内の精度で推定するCDMA同期捕捉回路において、前記受信ベースバンド信号を予め設定された時間単位毎に第1及び第2のメモリにそれぞれ第1及び第2の受信データとして格納する格納手段と、前記第1の受信データの前記1拡散符号系列周期以内のタイミング毎に相関値計算を行って該相関値計算を拡散符号系列の長さに亘って行い第1の相関値を得る第1の相関検出手段と、前記第1の相関値が所定のしきい値よりも大きいと該第1の相関値に対応する拡散符号発生タイミングと前記第1の相関値とを第3のメモリに蓄える第1のレベル検出手段と、該第1のレベル検出手段の出力を相関値の大きい順に検出して予め定められた個数の拡散符号発生タイミングと相関値とを格納するレベルランキング手段と、前記レベルランキング手段に格納された拡散符号発生タイミングで前記第2の受信データの相関値計算を行う第2の相関検出手段と、前記レベルランキング手段に蓄えられ前記第2の相関検出手段の出力と同一の受信位相を有する相関値と前記第2の相関検出手段の出力を加算する加算手段と、前記加算手段の出力から前記受信ベースバンド信号の最大相関値を有する受信位相位置を検出する第2のレベル検出手段とを備えることを特徴とするCDMA同期捕捉回路。

【請求項2】 請求項1に記載されたCDMA同期捕捉回路において、前記第1及び前記第2の相関検出手段における相関値計算動作を拡散符号系列周期で少なくとも一回行って累積加算値を求め該累積加算値を相関値とするようにしたことを特徴とするCDMA同期捕捉回路。

【請求項3】 請求項1に記載されたCDMA同期捕捉回路において、前記第1及び前記第2の相関検出手段は複数の相関器を備えており、各相関器は互いに異なる拡散符号発生タイミングで相関値を計算するようにしたことを特徴とするCDMA同期捕捉回路。

【請求項4】 請求項1に記載されたCDMA同期捕捉回路において、前記第2のレベル検出手段から出力される拡散符号発生タイミングは相関値の大きい順に複数個あることを特徴とするCDMA同期捕捉回路。

【発明の詳細な説明】

【0001】

【発明の属する技術分野】 本発明はCDMA方式を用いた受信装置に関し、特に、移動通信システムで用いられるCDMA受信装置用の同期捕捉回路に関する。

【0002】

【従来の技術】 一般に、CDMA (Code Division Multiple Access) 方式では、送信装置において拡散符号を用いて送信データをスペクトル拡散変調して送信し、受信装置において拡散符号のレプリカを用いて逆拡散処理することによって受信データを復調する。そして、拡散符号として、例えば、M系列 (Maximum Length Code) 又はGOLD符号等が用いられる。

【0003】 このようなCDMA方式で用いられる受信10装置には同期捕捉回路が備えられており、この同期捕捉回路は受信信号を逆拡散するための拡散符号の位相（拡散符号発生タイミング）を正しく推定するためのものである。つまり、同期捕捉回路では、送信装置において発生した拡散符号の符号発生タイミングに対して、受信装置側で拡散符号の符号発生タイミングを送信装置の拡散符号発生タイミングの1周期（チップ）以内の精度で推定する。そして、受信装置側の逆拡散回路の拡散符号発生器は上記の発生タイミングで動作開始する。

【0004】 ここで、図3を参照して、従来のCDMA20同期捕捉回路について概説する。図示の同期捕捉回路は、送信装置（図示せず）からの送信信号を受信する受信アンテナ11、この受信した信号をベースバンド信号に変換する準同期検波回路12、ベースバンド信号をデジタルデータに変換するA/D変換器13、A/D変換後のデジタルデータから相関値を計算する相関器14、拡散符号の符号発生タイミングを一定時間分シフトさせる位相シフト回路15、拡散符号の相関値を拡散符号の1周期分蓄積するメモリ16、このメモリ16に蓄積された拡散符号の1周期分に渡った相関値レベルから最大相関値レベルを検出する信号レベル検出回路17、及びクロックを発生するクロック発生回路18を備えている。そして、相関器14は、乗算器141、積分回路142、及び所定のタイミングで拡散符号を発生する拡散符号発生回路143を有している。

【0005】 図示のCDMA同期捕捉回路において、受信アンテナ11で受信されたRF信号は準同期検波回路12によってベースバンド帯域に変換された後、A/D変換器13でデジタル信号に変換される。そして、このデジタル信号は相関器14に入力される。

【0006】 相関器14では拡散符号発生回路143から出力される拡散符号系列とデジタル信号とを乗算器141を用いて拡散符号の1チップ単位で乗算する。乗算器141の出力は積分回路142に入力され、拡散符号系列の長さにわたって累積加算される。積分回路142の出力は拡散符号系列のある拡散符号発生タイミングにおける相関値となる。

【0007】 相関器14の出力はメモリ16に蓄積される。相関器14から相関値が出力された後、拡散符号発生回路143は位相シフト回路15によって拡散符号のチップレートよりも短い所定の一定時間分位相シフトさ

れ、この拡散符号発生タイミングで同様に受信信号から相関値を計算し、メモリ16に蓄積する。

【0008】このようにして少なくとも拡散符号系列の1周期分に渡って相関値を計算して、メモリ16には拡散符号系列の1チップ以内の位相タイミングに渡って計算された相関値が蓄積される。

【0009】次に、メモリ16に蓄積された相関値レベルから受信レベル検出回路17によって最大相関値レベルをもつ受信遅延位置を選択する。この受信遅延位置を用いて逆拡散回路(図示せず)によって上記の受信遅延位置から発生される拡散符号系列をレプリカとして用いて受信信号を逆拡散処理する。

【0010】なお、移動通信では基地局-移動局間の伝送路が常に変化しており、このため、受信装置の振幅・位相が常に変化する。従って、最大相関値レベルの受信位相位置は受信状況に応じて変動することになる。よって、図3に示すメモリ16に蓄えられる拡散符号の1周期分にわたる相関値計算結果は、これを複数回にわたり計算し、その累積値として蓄えた方が最大相関値レベルの受信品質が向上する。

【0011】

【発明が解決しようとする課題】ところで、移動通信では、移動通信機が移動する関係上、移動通信機は直接受ける電波の他に多数の妨害物にあたった反射波(マルチパス)を同時に受信することになる。そして、都市部ではビル等の妨害物が比較的近くあることで直接波に対する反射波の到着時間が比較的短いが、郊外では妨害となる物が近くにないため、直接波に対する反射波の到着時間が長い。

【0012】CDMA方式ではマルチパスの発生間隔が拡散符号の1チップ以上の場合にはマルチパスを分離でき、さらにマルチパスを合成(RAKE合成)して受信品質を向上(パスダイバーシティ)することが可能である。RAKE合成機能を都市部、郊外ともに実現可能な回路にするためには、郊外でもマルチパスを正確に検出することが必要となる。そのためには、郊外でもマルチパスが到着するに十分な長さをもつサーチ範囲が必要となる。サーチ範囲が長く必要になると、同期捕捉回路における相関値計算の処理量が増大することになる。そして、処理時間短縮のためには、相関器の数が増加してしまう。つまり、回路規模が増大してしまう。加えて、動作周波数の増加によって消費電流が増大する。

【0013】このように、従来のCDMA同期捕捉回路では、同期捕捉(サーチ)範囲が広くなるほど処理時間が長くなってしまうという問題点がある。

【0014】本発明の目的は同期捕捉処理の際相関値計算の演算量を低減することのできるCDMA同期捕捉回路を提供することにある。

【0015】

【課題を解決するための手段】本発明によるCDMA同

期捕捉回路では、予め定められたサーチ範囲内に対する相関値ピーク位置検出処理に対して、まず、少ない受信データを用いて相関値計算を用い、相関値の大きい上位の仮ピーク位置を求める。そして、残りの受信データで仮ピーク位置から優先的に残りの相関値を求め、2つの相関値を加算して相関値レベルから最終的にピーク値を求める。これによって、演算量の低減を図る。

【0016】本発明では、サーチ範囲内で拡散符号系列の長さをn回(nは1以上の整数)累積する相関値計算動作のうち最初のk回分(k < n)で仮相関値計算を行い、上位m個分の位相位置を検出する。また、最初のk回における相関値計算がしきい値よりも大きい符号発生タイミングに対してだけ受信位相と相関値を保持する。まず、上位m個分の位相位置に対して残りのn-k回で求めた相関値と加算し、最終相関値を求める。次に、残りn-k回分のデータに対して、保持しておいた残りの受信位相に対する相関値と加算し、その結果が先に求めたm個の位相位置に対しての相関値よりも大きい場合は、その位置を上位ピーク位置として入れ替えて保持する。

【0017】

【発明の実施の形態】以下本発明について図面を参照して説明する。

【0018】図1を参照して、図1において前述した図3と同一の構成要素について同一の参照番号を付す。図示のCDMA同期捕捉回路において、受信アンテナ11で受信されたRF信号は準同期検波回路12によってベースバンド帯域に変換された後A/D変換器13でデジタル信号に変換される。そして、このデジタル信号はセレクタ201に与えられる。

【0019】セレクタ201では、同期検出に必要なサーチ範囲分の受信データを予め設定された時間単位で分けて、第1及び第2の受信データとしてそれぞれ第1のメモリ202と第2のメモリ203に与える。

【0020】第1の相関器24は、乗算器141、積分回路142、及び拡散符号発生回路143を備えており、第1の相関器24では拡散符号発生回路143から出力される拡散符号系列と第1のメモリ202の出力信号との積が拡散符号系列の整数倍の長さに亘り積分される。第1の相関器24の出力(第1の相関値)は第1のレベル検出回路26に入力され、相関値が所定のしきい値よりも大きいと、第3のメモリ27に拡散符号発生タイミングと相関値が蓄積される。一方、相関値が所定のしきい値よりも小さいと、第3のメモリ27への蓄積は行われない。

【0021】第3のメモリ27の出力はレベルランキング回路204に入力され、相関値レベルの高い上位I(Iは1以上の整数)個の受信位相位置(受信位相情報)と相関値とがレベルランキング回路204に保持される。レベルランキング回路204に保持された受信位

相情報は位相シフト回路15に反映され、この受信位相において第2のメモリ203の出力データに基づいて相関値計算を第2の相関器29で行う。なお、第2の相関器29は第1の相関器24と同様の構成を備え、第1の相関器24と同様に動作する。

【0022】第2の相関器29の出力とランキング回路204の出力とは加算器28で加算され、加算器28の出力がA/D変換器13の出力から与えられた受信データによる相関値出力となる。そして、加算器28の出力は第2のレベル検出回路210に入力される。

【0023】上述の動作を繰り返すと、レベルランキング回路204の出力である1個の最終相関値が計算でき、第2のレベル検出回路210に入力される。第2のレベル検出回路210では、1個の相関値結果を相関値レベルの高い順から並べておく。

【0024】次に、第3のメモリ27に蓄えられている残りの受信位相に対しても同様にして、第2の相関器29で相関値計算を行い、レベルランキング回路204の出力と第2の相関器29の出力を加算器28で加算する。加算器28の出力は第2のレベル検出回路210に入力され、相関値の大きさが先に求めた1個の相関値の最小値よりも大きければ、受信位相と相関値とを相関値の最小値に対する受信位相と相関値と書き換える。

【0025】このようにして、第3のメモリ27に蓄えられたすべての受信位相分に対して相関値計算を行うと、第2のレベル検出回路210には上位1個の受信位相と相関値が蓄積されることになる。ここで第2のレベル検出回路210の1個の相関値から最大値となる受信位相位置を拡散符号発生タイミングとして逆拡散回路(図示せず)に与える。

【0026】図2を参照して、本発明によるCDMA同期捕捉回路の他の例について説明する。なお、図2において、図1及び図3と同一の構成要素については同一の参考番号を付す。図2に示す例では、相関器対を2組備えている。つまり、相関器24及び29に加えてさらに相関器34及び39を備えており、これら相関器は同一の構成を有している。

【0027】図示のCDMA同期捕捉回路では、受信アンテナ11で受信されたRF信号は準同期検波回路12によってベースバンド帯域に変換された後、A/D変換器13でデジタル信号に変換される。そして、このデジタル信号はセレクタ201に入力される。

【0028】セレクタ201では、同期検出に必要なサーチ範囲分の受信データを予め設定された時間単位で分け、第1及び第2の受信データとして第1のメモリ202及び第2のメモリ203に入力する。

【0029】第1の相関器24では拡散符号発生回路143から出力される拡散符号系列と第1のメモリ202の出力信号との積が拡散符号系列の整数倍の長さに亘り積分される。第1の相関器24の出力は第1のレベル検

出回路26に入力され、相関値が所定のしきい値よりも大きいと、第3のメモリ27に拡散符号発生タイミングと相関値が蓄積される。一方、相関値が所定のしきい値よりも小さいと、第3のメモリ27への蓄積は行われない。

【0030】同様にして、第3の相関器34では拡散符号発生回路143とは別の位相タイミングで発生された拡散符号系列と第1のメモリ202の出力信号との積が拡散符号系列の整数倍の長さに亘り積分される。第3の相関器34の出力は第1のレベル検出回路26に入力され、相関値が所定のしきい値よりも大きいと、第3のメモリ27に拡散符号発生タイミングと相関値が蓄積される。一方、相関値が所定のしきい値よりも小さいと、第3のメモリ27への蓄積は行われない。

【0031】第3のメモリ27の出力はレベルランキング回路204に入力され、相関値レベルの高い上位1個の受信位相位置(受信位相情報)と相関値とが保持される。レベルランキング回路204の受信位相情報は位相シフト回路15に反映され、この受信位相において第2のメモリ203の出力データを基にして相関値計算を第2の相関器29及び第4の相関器39で行う。この際、第4の相関器39は第2の相関器29とは別の位相タイミングの相関値計算を行う。

【0032】第2及び第4の相関器29及び39の出力とランキング回路204の出力とは加算器28で加算され、加算器28の出力がA/D変換器13の出力から与えられた受信データによる相関値出力となる。そして、加算器28の出力は第2のレベル検出回路210に入力される。

【0033】上述のような動作を繰り返して、レベルランキング回路204の出力である1個の最終相関値が計算でき、第2のレベル検出回路210に入力される。第2のレベル検出回路では210、1個の相関値結果を相関値レベルの高い順から並べておく。

【0034】次に、第3のメモリ27に蓄えられている残りの受信位相に対しても同様にして第2及び第4の相関器29及び39によって相関値計算を行い、レベルランキング回路204の出力と第2及び第4の相関器29及び39の出力を加算器28で加算する。加算器28の出力は第2のメモリ検出回路210に入力され、相関値の大きさが、先に求めた1個の相関値の最小値よりも大きければ受信位相と相関値とを相関値の最小値に対する受信位相と相関値と書き換える。

【0035】このようにして、第3のメモリ27に蓄えられたすべての受信位相に対して相関値計算を行って、第2のレベル検出回路210には上位1個の受信位相と相関値が蓄積される。第2のレベル検出回路210の1個の相関値から最大値となる受信位相位置を拡散符号発生タイミングとして逆拡散回路に与えられる。

【0036】上述のように、位相タイミングの異なる2

個の相関器を用いて相関値計算を行うことによって、相関値計算速度が2倍となる。つまり、相関器を複数個用いることにより相関値処理をさらに高速化させることができ可能になる。

【0037】

【発明の効果】以上説明したように、本発明では、予め定められたサーチ範囲内のピーク位置検出処理に対して、まず少ない受信データで相関値計算を行って仮ピーク位置を求め、残りの受信データで仮ピーク位置から優先的に残りの相関値を求め加算して最終的なピーク値を求めて、先の受信データで計算した累積相関値が所定のしきい値以下だった符号発生タイミング位置では、残りの受信データから相関値を計算する動作を行わないようにならから、例えば、サーチ範囲が非常に長い場合に有効となり、最大ピークを検出するまでの処理時間が短縮されるという効果がある。

【0038】さらに、本発明では、1サーチ動作あたりの相関計算数を削減することができ、これによって、相関器の数を少なくすることが可能となって、回路規模が削減できるという効果もある。

【図面の簡単な説明】

【図1】本発明によるCDMA同期捕捉回路の一例を示すブロック図である。

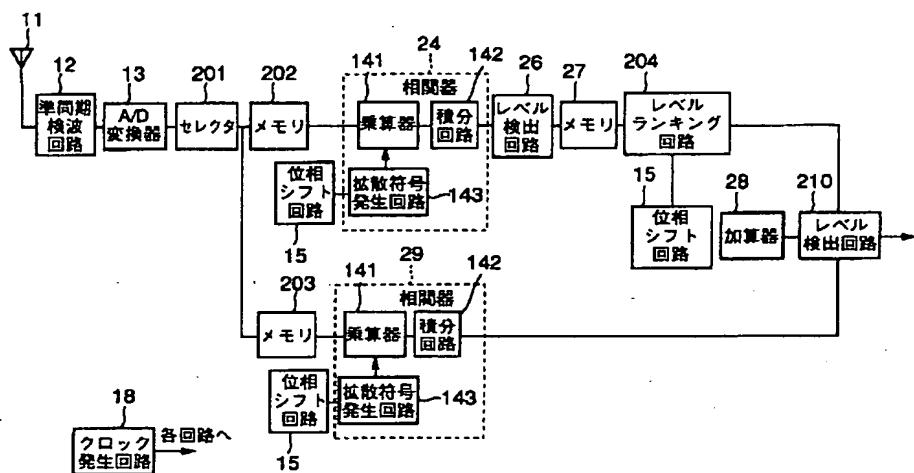
【図2】本発明によるCDMA同期捕捉回路の他の例を示すブロック図である。

【図3】従来のCDMA同期捕捉回路を示すブロック図である。

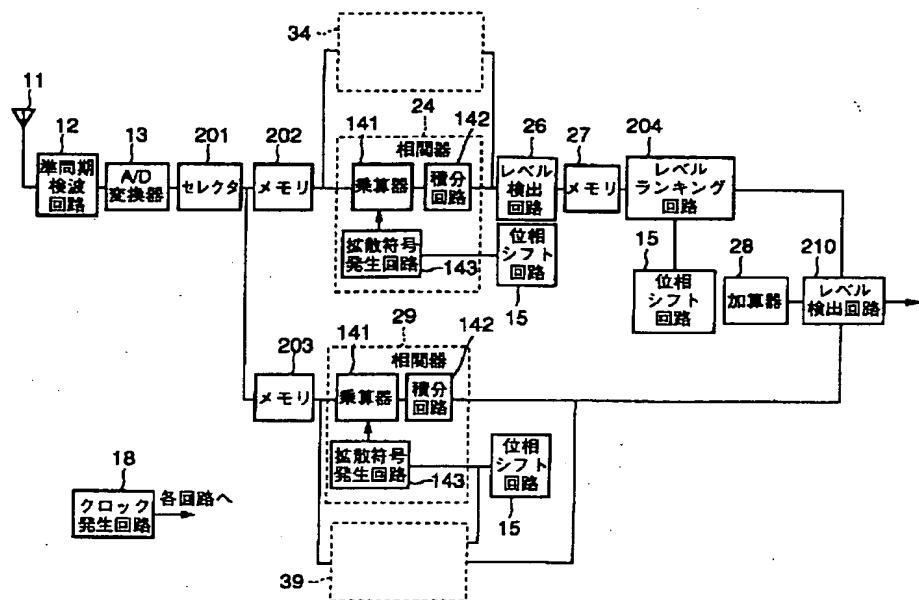
【符号の説明】

1 1	受信アンテナ
1 2	準同期検波回路
1 3	A/D変換器
10	1 4, 2 4, 2 9, 3 4, 3 9 相関検出回路
	1 4 1 乗算器
	1 4 2 積分回路
	1 4 3 拡散符号発生回路
	1 5 位相シフト回路
	1 6, 2 7, 2 0 2, 2 0 3 メモリ
	1 7 信号レベル検出回路
	1 8 クロック発生回路
20	2 0 1 セレクタ
	2 0 4 レベルランキング回路
	2 8 加算器
	2 6, 2 1 0 レベル検出回路

【図1】



【図2】



【図3】

